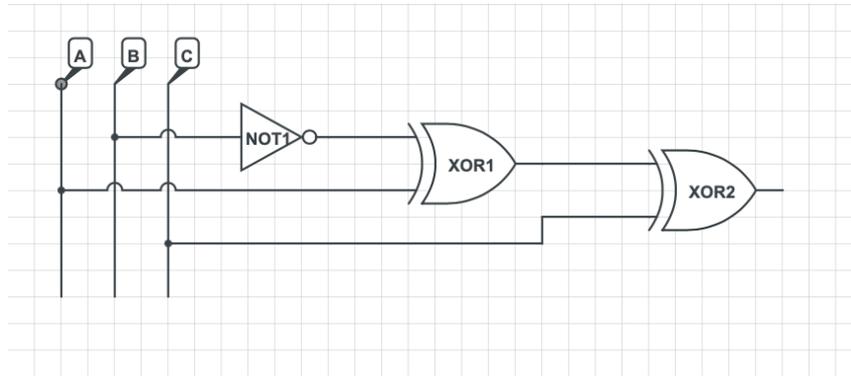


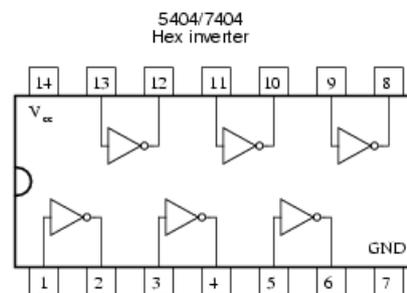
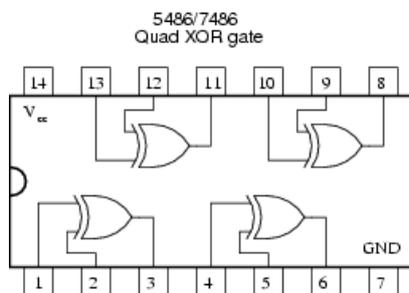
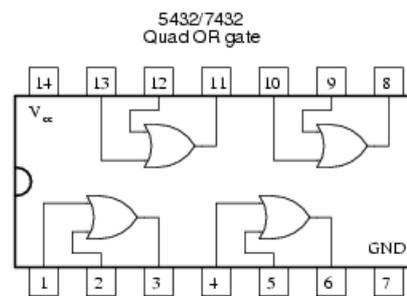
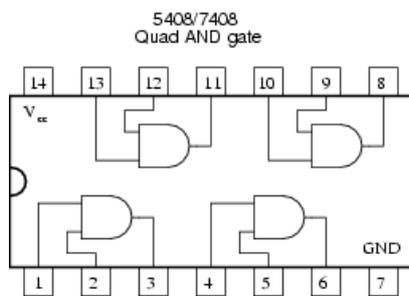
## 9. Le porte logiche – Analisi e Sintesi Circuitale

**ESERCIZIO 1:** Calcolare la **funzione logica Y** del seguente circuito e determinare la **tabella di verità**



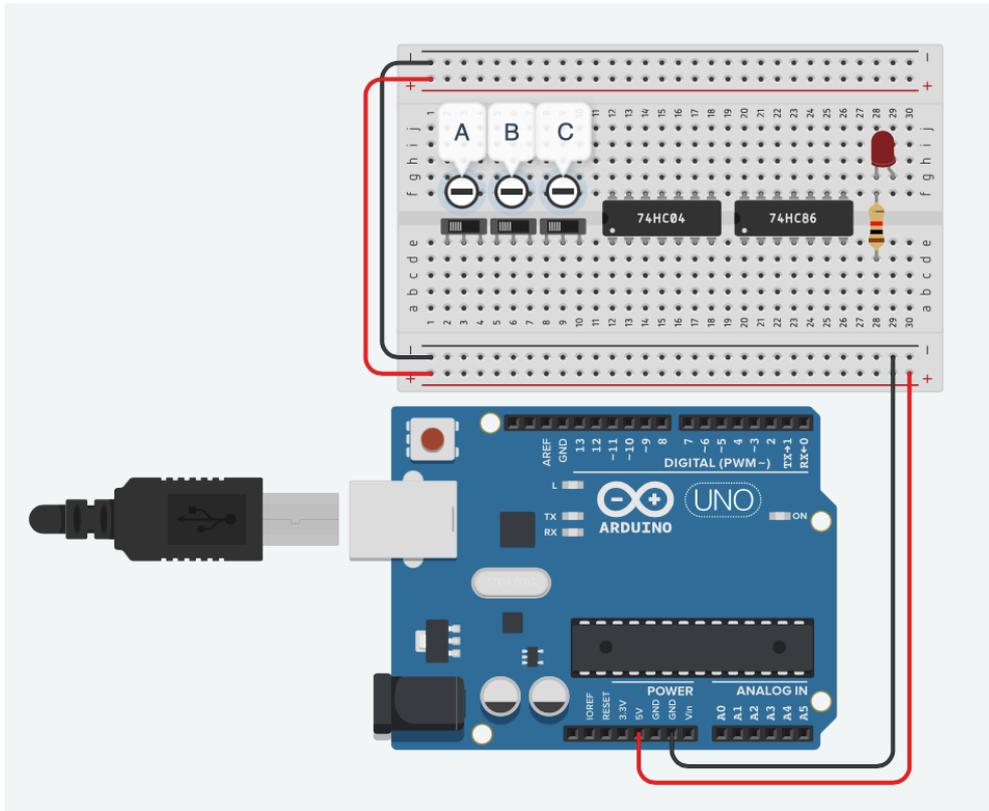
A	B	C	Y

Implementare lo schema elettrico della precedente rete logica utilizzando i seguenti circuiti integrati. E' possibile sia riportare l'indice degli ingressi e delle uscite direttamente sulla figura precedente sia disegnare i collegamenti sfruttando gli integrati sottostanti.



## 9. Le porte logiche – Analisi e Sintesi Circuitale

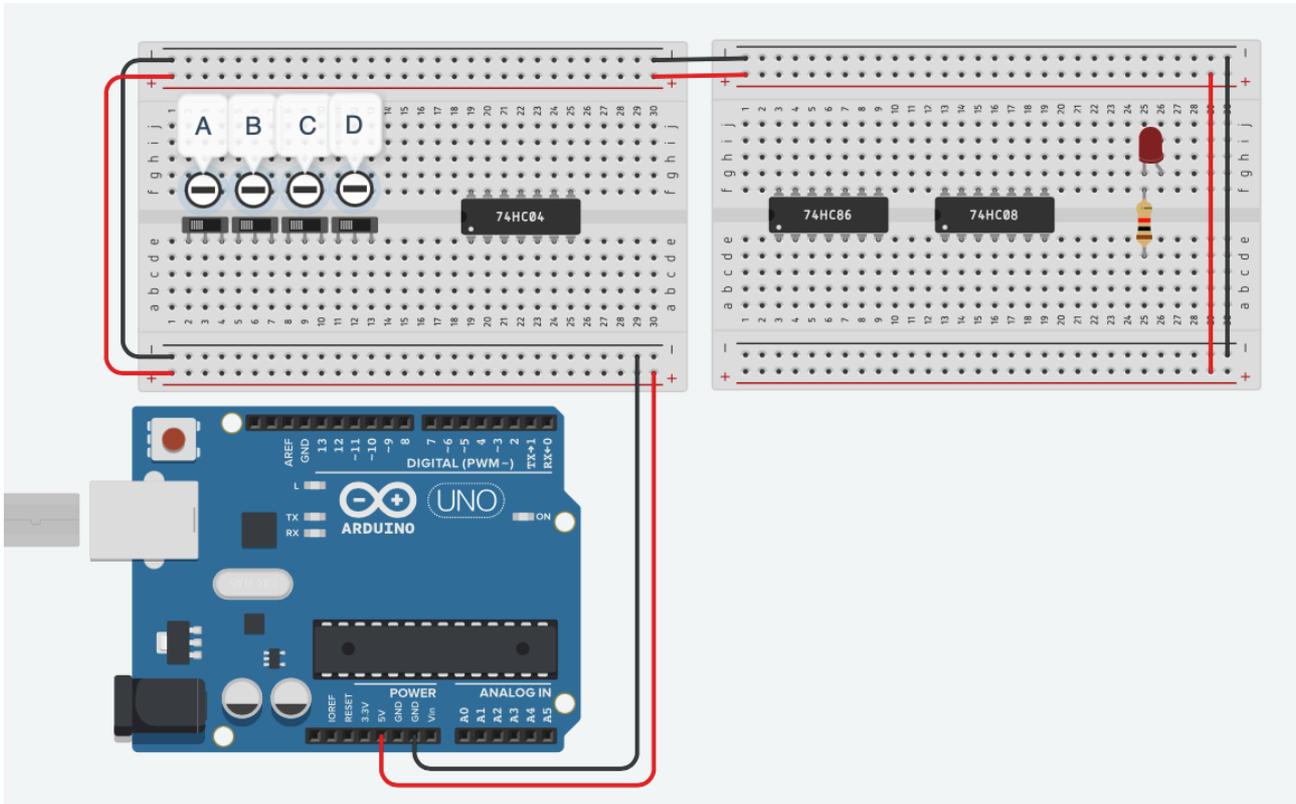
Implementare lo schema elettrico della precedente rete logica utilizzando la breadboard





## 9. Le porte logiche – Analisi e Sintesi Circuitale

Implementare lo schema elettrico della precedente rete logica utilizzando la breadboard



## 9. Le porte logiche – Analisi e Sintesi Circuitale

**ESERCIZIO 3:** Determinare e rappresentare la rete logica utilizzando la Somma di Prodotti

A	B	C	Y
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

**ESERCIZIO 4:** Determinare e rappresentare la rete logica utilizzando il Prodotto di Somme

A	B	C	D	Y
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	0
1	0	0	0	0
1	0	0	1	0
1	0	1	0	1
1	0	1	1	1
1	1	0	0	1
1	1	0	1	0
1	1	1	0	0
1	1	1	1	0